DELPHION

No active tr







RESEARCH

PROBUCTS-

-INSIDE DELPHION

Search: Quick/Number Boolean Advanced Derwei

The Delphion Integrated View

Buy Now: PDF | More choices...

Tools: Add to Work File: Create new Work

View: INPADOC | Jump to: Top Go to: Derwent

©Title: JP03228348A2: VACUUM CHUCK FOR SEMICONDUCTOR WAFER

Propert Title: Vacuum chuck for semiconductor wafer - has multiple dust grooves

concentrically provided on attractive surface between adjacent grooves of

same width NoAbstract Dwg 1,2/5 [Derwent Record]

[®]Country: JP Japan

₹ Kind: A (See also: <u>JP02873598B2</u>)

☑ Inventor: TAKEMURA FUMIHIRO:

PAssignee: TOSHIBA CERAMICS CO LTD

News, Profiles, Stocks and More about this company

Published / Filed: 1991-10-09 / 1990-02-02

PApplication JP1990000023986

Number: **H01L 21/68**;

Priority Number: 1990-02-02 **JP1990000023986**

PURPOSE: To avoid deformation of a semiconductor wafer while removing the effect of dust when chucking by establishing a plurality of circular dust grooves which have the same width as that of a suction groove concentrically between adjacent circular suction

grooves on a suction face.

CONSTITUTION: A vacuum semiconductor wafer chuck has a surface 2 where concentric circular suction grooves 3 are provided with suction holes 5 in their bottoms. A plurality of concentric circular dust grooves 7 which have the same width of that of the suction groove 3 are provided at the surface 2 between the adjacent suction grooves 3. Take the following for example. Tow concentric circular suction grooves 3 are provided, respectively, in central and peripheral portions of the surface 2 of a disklike metal or ceramic chuck body 1. The individual suction grooves 3 have suction holes 5 at regular intervals in their bottoms, and all the holes communicate in a chamber 4 established inside the chuck body 1. Between the suction grooves 3, concentric circular dust grooves 7 which have the same width and depth as those of the suction groove 3 are made at an appropriate interval.

COPYRIGHT: (C)1991, JPO& Japio

♥INPADOC None Legal Status:

Buy Now: Family Legal Status Report

Family: Show 2 known family members

Info:



®日本国特許庁(JP)

① 特許出願公開

⑩ 公 開 特 許 公 報 (A) 平3-228348

Solnt. Cl. 5

識別記号 庁内整理番号

❸公開 平成3年(1991)10月9日

H 01 L 21/68

P 2104-5F

審査請求 未請求 請求項の数 1 (全3頁)

❷発明の名称 半導体ウェハ用真空チャック

②特 願 平2-23986

20出 願 平2(1990)2月2日

⑩発 明 者 竹 村

文 宏

神奈川県秦野市曽屋30 東芝セラミックス株式会社中央研

究所内

切出 願 人 東芝セラミツクス株式

東京都新宿区西新宿1丁目26番2号

会社

四代 理 人 弁理士 高 雄次郎

明细杏

1.発明の名称

半導体ウエハ用真空チャック

2. 特許請求の範囲

1) 底部に吸引孔を開設した複数の吸着溝を吸着面に同心状に設けてなる半球体ウェハ用真空チャックにおいて、前記隣り合う吸着溝間の吸着面に、この吸着溝と同じ溝幅の複数のダスト溝を同心状に設けたことを特徴とする半球体ウェハ用真空チャック。

3. 発明の詳細な説明

[産業上の利用分野]

本発明は、シリコンウェハ等の半導体ウェハの 平坦度測定、ラッピング又は研削加工等のため、 半導体ウェハを真空吸着する半導体ウェハ用真空 チャックに関する。

[従来の技術]

従来、この種の半導体ウエハ用真空チャック は、被吸着物である半導体ウエハの吸着面との間

に介在するダストによる密着不良等を防止するため、例えば第4図に示すように、底部に吸引孔11を開設した複数の吸着溝12を、チャック本体13の吸着面14に同心状に設け、かつこれらの吸着溝12の周辺を残して吸着面14に同心状の凹部15を設けて構成したり(実開昭60-192445号公報参照)、又は第5図に示すように、上記構成のものにおいて、凹部15の底部に大気と連通するリーク孔16を設けて構成されている(実開昭62-23447号公報参照)

[発明が解決しようとする課題]

しかしながら、上記従来の各半導体ウェハ用其空チャックにおいては、凹部15が設けられて第4図に示すものの場合は、凹部15内も吸着溝12を介して真空吸引されるため、同図に示すように、半導体ウェハwが凹部15内に突出するとに、中間のの場合は、凹部15内が大気と連通して吸着溝12内より圧力が大きくなるため、同図に示

すように、半導体ウェハwの凹部 1 5 の対応する 部分が外方へ突出するように湾曲して変形する問 題がある。

そこで、本発明は、ダストの影響を排除しつ つ、半導体ウエハの変形を防止してチャッキング し得る半導体ウエハ用真空チャックの提供を目的 とする。

[課題を解決するための手段]

前記課題を解決するため、本発明の半導体ウェ ハ 用真空チャックは、底部に吸引孔を開設した複数の吸着溝を吸着面に同心状に設けてなる半導体ウェハ 用真空チャックにおいて、前記隙り合う吸着溝間の吸着面に、この吸着溝と同じ溝幅の複数のダスト溝を同心状に設けたものである。

[作用]

上記手段においては、吸着面と半導体ウェハとの間に介在するダストが、真空吸引の際の吸着構に向う移動に伴ってダスト溝に捕捉されると共に、半導体ウェハが、隣り合うダスト溝間又はダスト溝と吸引溝との間の吸着面によって支持され

じ 講幅と深さを有する複数 (図においては 2 条)のダスト 溝 7 が適宜間隔を存して同心円状に設けられている。

上記構成の半導体ウエハ用真空チャックにおいて、半導体ウエハwの真空吸着に際は、び吸着に際では、でで引して、連通室4及び吸着は、でで引して吸着は、ので真空吸引すると、の吸着は、のの移動に伴ってそれぞれのダストは、のの移動に伴ってそれぞれのダストは、でののでは、ではがストは、関り合うがはは、ではがストは、関り合うがはは、関り合うがは、関り合うがは、関り合うがは、関り合うがは、関り合うがは、関り合うがは、関り合うがは、関り合うがは、関り合うがは、関がでは、関いの間等に存在する吸着面によって支持される。

従って、吸着面2と半導体ウェハwとの間にダストDを介在させることなく、かつ半導体ウェハwを変形させることなくチャッキングできる。

なお、上記実施例においては、吸着溝3を2条とした場合について述べたが、これに限定されるものではなく、例えば半導体ウェハWが大口径となった場合には、吸着溝3を3条以上とし、繰り

る。

ダスト 溝の溝幅が、吸着溝の溝幅より小さくなるとダストの捕捉効率が低下し、吸着溝の溝幅より大きくなると半導体ウエハの変形を生ずる。

[実施例]

以下、本発明の一実施例を図面と共に説明する。

第1図、第2図は本発明に係る半導体ウェハ用 真空チャックの平面図、断面図である。

そして、両吸者講る間には、この吸者講ると同

合う吸着溝3間の吸着面2に、この吸着溝3と同じ溝幅の2条又は3条以上のダスト溝7を同心円状に設けてもよい。

又、吸着構 3 及びダスト 溝 7 は、円形のものに 限らず、円弧を円形状に連ねたものとしてもよい

[発明の効果]

以上のように本発明によれば、吸着面と半導体
ウエハとの間に介在するダストが、真空機能に併ってがストにはなる。
の吸着に、半導体ウエハが、関り合うを通には を共に、半導体ウエハが、関り合うを を共に、半導体の間等の吸着面に とはダスト構と吸引構との間等の吸着面に を対したが、のではないないのので が、半導体のではないないのので が、できる。

4. 図面の簡単な説明

第1 図、第2 図は本発明の一実施例を示す半導体 ウェハ用真空チャックの平面図、断面図で、第3 図はその作用を示す断面図、第4 図及び第5 図はそれぞれ従来の半導体ウェハ用真空チャック

の作用を示す断面図である。

1…チャック本体

2 … 吸 着 面

3 … 吸 着 澧

5 … 吸引孔

7 … ダスト溝

₩ … 半導体ウェハ

D…ダスト

出願人 東芝セラミックス株式会社

代理人 弁理士 髙 雄次郎









